

PATENT OFFICE
JAPANESE GOVERNMENT

This is to certify that the annexed is a true copy
of the following application as filed with this office.

Date of Application: July 24, 2000

Application Number: Japanese Patent Application
No. 2000-222428

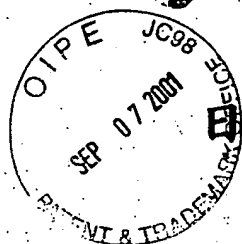
Applicant(s): RICOH COMPANY, LTD.

May 11, 2001

Commissioner,
Patent Office

Kouzo Oikawa (Seal)

Certificate No.2001-3038349



本 国 特 許 庁
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出 願 年 月 日

Date of Application:

2000年 7月24日

出 願 番 号

Application Number:

特願2000-222428

出 願 人

Applicant(s):

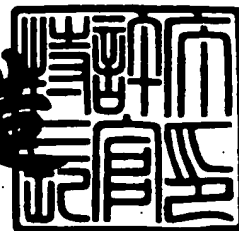
株式会社リコー

CERTIFIED COPY OF
PRIORITY DOCUMENT

2001年 5月11日

特許庁長官
Commissioner,
Japan Patent Office

及 川 耕 造



【書類名】 特許願

【整理番号】 0001713

【提出日】 平成12年 7月24日

【あて先】 特許庁長官 及川 耕造 殿

【国際特許分類】 G11B 7/00

【発明の名称】 光情報記録装置

【請求項の数】 8

【発明者】

【住所又は居所】 東京都大田区中馬込 1 丁目 3 番 6 号 株式会社リコー内

【氏名】 渡部 彰康

【特許出願人】

【識別番号】 000006747

【氏名又は名称】 株式会社リコー

【代表者】 桜井 正光

【代理人】

【識別番号】 100101177

【弁理士】

【氏名又は名称】 柏木 慎史

【電話番号】 03(5333)4133

【選任した代理人】

【識別番号】 100072110

【弁理士】

【氏名又は名称】 柏木 明

【電話番号】 03(5333)4133

【選任した代理人】

【識別番号】 100102130

【弁理士】

【氏名又は名称】 小山 尚人

【電話番号】 03(5333)4133

【手数料の表示】

【予納台帳番号】 063027

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9808802

【包括委任状番号】 0004335

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 光情報記録装置

【特許請求の範囲】

【請求項 1】 所定の記録変調方式に基づいた、チャネルクロック周期 T の N 倍 (N は 1 以上の正の整数) のデータ長からなる情報に応じてレーザ光源を所定の発光規則でパルス発光させて記録媒体上にレーザ光を照射して情報の記録を行なう光情報記録装置において、

前記レーザ光源の発光パワーに対応した電流をモニタ信号として出力するモニタ素子と、

前記レーザ光源に対して、バイアスレベル電流を印加するバイアスレベル電流印加手段と、

前記バイアスレベル電流にイレースレベル電流を重畳するイレースレベル電流重畳手段と、

前記バイアスレベル電流にピークレベル電流を重畳するピークレベル電流重畳手段と、

前記イレースレベル電流重畳手段中に設けられて、電流源切替信号により前記イレースレベル電流を複数レベルに切り替えるイレースレベル電流切替手段と、

前記バイアスレベル電流印加手段中に設けられて、前記イレースレベル電流切替手段により切り替えられる各イレースレベル電流の発光レベルを個別に取得するサンプルホールド手段と、

演算手段と、

を備え、

前記イレースレベル電流切替手段により切り替えられた各イレースレベル電流をバイアスレベル電流に重畳させた印加電流に基づいて前記レーザ光源を発光させたときの各レーザ光の発光パワーを前記モニタ素子によりモニタして対応する前記サンプルホールド手段を用いて検出し、検出された各発光パワーとその各発光パワーを生じさせた各印加電流とに基づいて前記演算手段により前記レーザ光源の微分効率を算出し、算出された微分効率に基づいて記録時における前記バイアスレベル電流又は前記ピークレベル電流を決定するようにしたことを特徴とす

る光情報記録装置。

【請求項 2】 前記サンプルホールド手段のうち少なくとも 1 つのサンプルホールド手段は、通常記録動作中の発光パワーが一定となるように前記モニタ素子を含む負帰還ループで構成されたオートパワー制御回路の一部として動作することを特徴とする請求項 1 記載の光情報記録装置。

【請求項 3】 前記各サンプルホールド手段は、前記電流源切替信号に対応してそのサンプル／ホールド動作のイネーブル／ディスエーブルが制御されることを特徴とする請求項 1 又は 2 記載の光情報記録装置。

【請求項 4】 前記サンプルホールド手段のうち前記電流源切替信号により選択されたサンプルホールド手段は、記録データとして所定長以上のイレース情報が出力された時にアクティブになるイレースレベルサンプル信号に応じてサンプル／ホールドし、前記サンプルホールド手段のうち選択されていない残りのサンプルホールド手段はホールド状態を維持するようにしたことを特徴とする請求項 1 ないし 3 の何れかに記載の光情報記録装置。

【請求項 5】 前記電流源切替信号の動作タイミングは、前記イレースレベルサンプル信号のサンプル開始タイミング直前及びホールド開始タイミング直後であることを特徴とする請求項 1 ないし 4 の何れかに記載の光情報記録装置。

【請求項 6】 前記サンプルホールド手段のうち、特定のサンプルホールド手段が連続して前記イレースレベルサンプル信号に対してホールド状態とならないように動作させるようにしたことを特徴とする請求項 1 ないし 5 の何れかに記載の光情報記録装置。

【請求項 7】 前記オートパワー制御回路の一部として動作する前記サンプルホールド手段以外の前記サンプルホールド手段で取得した発光パワーをデジタル化して出力する A/D コンバータを備えることを特徴とする請求項 2 ないし 6 の何れかに記載の光情報記録装置。

【請求項 8】 前記オートパワー制御回路の一部として動作する前記サンプルホールド手段以外の前記サンプルホールド手段によるサンプル動作を数回繰返し行わせ、各々前記 A/D コンバータによりデジタル化されたデジタル値の平均値を用いて前記演算手段により前記微分効率を算出させるようにしたことを特

徴とする請求項 7 記載の光情報記録装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は、レーザ光源からのレーザ光により光ディスクなどの記録媒体上に情報を記録する光情報記録装置に関する。

【0002】

【従来の技術】

マルチメディアの普及に伴い音楽用 CD (Compact Disk) , CD-ROM、最近では DVD (Digital Video又はVersatile Disk) -ROMなどの再生専用メディア（記録媒体）や情報再生装置が実用化されている。また、最近では、色素メディアを用いた追記型光ディスクや、光磁気 (MO) メディアを用いた書き換え可能な MO ディスクの他に相変化型メディアも注目されており、これらの記録媒体を用いた情報記録再生装置が実用化されている。特に書き換え可能な DVD メディアは次世代のマルチメディア記録媒体及び大容量ストレージ媒体として大いに注目されている。なお、相変化型メディアは記録材料を結晶相とアモルファス相とに可逆的に相変化させて情報を記録するものである。また、相変化型メディアは、MO メディアなどと異なり外部磁界を必要とせず半導体レーザからなるレーザ光源からのレーザ光だけで情報の記録、再生ができ、かつ、情報の記録と消去がレーザ光により一度に行われるオーバーライト記録が可能である。

【0003】

相変化型メディアに情報を記録するための一般的な記録波形としては、例えば、8-16 変調コードなどに基づいて生成した単パルスの半導体レーザ発光波形があるが、この記録波形による単パルス記録では、蓄熱のため記録マークが涙状に歪みを生じたり、冷却速度が不足してアモルファス相の形成が不十分となり、レーザ光に対して低反射の記録マークが得られないなどの問題がある。

【0004】

このため、相変化型メディアに情報を記録する従来の記録方式では、図 5 (c) に示すように多段の記録パワーを用いたマルチパルス波形のレーザ光により相

変化型メディアにマークを形成することで上述の問題を防止している。このマルチパルス波形のマーク部は、相変化型メディアの記録膜を融点以上に十分に予備加熱するための先頭加熱パルスAと、後続する複数個の連続加熱パルスBと、それらの間の連続冷却パルスCからなっており、先頭加熱パルスA、加熱パルスBの発光パワー（ピークパワー）を P_w 、冷却パルスCの発光パワー（ボトムパワー）を P_b 、リードパワーを P_r とすれば、各々の発光パワーは

$$P_w > P_b \cong P_r$$

に設定されている。また、マルチパルス波形のスペース部はイレースパルスDからなり、その発光パワー（消去パワー） P_e は

$$P_w > P_e > P_b$$

に設定されている。

【0005】

このように記録波形をマルチパルス発光波形とすることで、相変化型メディアのマーク部は加熱パルスA、Bと冷却パルスCによる加熱→冷却の急冷条件によりアモルファス相が形成され、スペース部はイレースパルスDによる加熱のみの徐冷条件により結晶相が形成されるため、アモルファス相と結晶相とで十分な反射率差が得られる。

【0006】

ところで、相変化メディアに記録する際には、記録発光パワーの制御を正しく行なうことが必要である。半導体レーザは自己発熱などにより駆動電流－発光パワー特性が簡単に変動してしまうので、発光パワーを安定化させる手段として一般的にAPC（Automatic Power Control＝オートパワー制御）が行なわれる。これは、半導体レーザの出射光の一部をモニタ用のフォトディテクタに入射させ、半導体レーザの発光パワーに比例して発生するモニタ電流を用いて半導体レーザに対する駆動電流を負帰還ループにより制御するというものである。

【0007】

情報再生のみを考慮した場合は、一般的に半導体レーザの駆動電流はノイズ抑制のために高周波電流が重畳されるが、直流的には一定電流であるため、比較的 low 帯域の帰還ループを構成することで容易にAPCを実現することができる。と

ところが、記録時にAPCを行なう場合は、マーク／スペースを形成するために記録パワーが高速で変化するため、制御に工夫が必要がある。例えば、CD系やDVD系では記録データのDSV (Digital Sum Value) がゼロになることを利用して、低帯域の帰還ループを構成すれば、再生時と同様に簡易な構成で記録パワーを制御することができるが、正確なパワー制御をすることはできない。

【0008】

この点、例えば、CD-R (色素系) メディアに対して図12 (c) に示すような単パルスによるストラテジで記録を行なう場合であれば、最長データ長である11Tの長さのマーク或いはスペースのデータを記録する際にマーク／スペース各々で発光パワーをサンプル／ホールドするようにすれば、ディスク回転数を4倍速程度に高速化した場合でも制御帯域は数MHzでよく、比較的安価な構成で正確な記録パワーを制御することができる。

【0009】

ところが、DVD系メディアの場合は、単パルスではなく、上述したようなマルチパルス発光波形を用いて記録することが望ましく、ピークレベルのパワー検出を行うには単純なサンプルホールド回路では受光系やその後段の回路で非常に高速な制御帯域が必要になり、現実的でない。

【0010】

そこで、ロングスペースデータが出力される際にサンプルホールドするようにすれば、イレースパワーの検出を行うことができる。記録時のボトムパワー或いはピークパワーを制御するには、記録開始前に予め半導体レーザの微分効率特性を算出しておき、イレースパワーを駆動する電流に微分効率から算出された電流を加算／減算することでピークパワーの駆動電流とする手法がある。しかし、この手法は、半導体レーザの微分効率の変動しないことが前提となっており、微分効率の変動してしまうとピークパワーを駆動する電流に誤差が生じてしまう。

【0011】

このような課題を解決する手段として、例えば、特開平9-171631号公報によれば、ピークパワーを非パルス状態で発光させることでピークパワーの射出光量を正確に検出できるようにしている。また、非パルス状態で発光させるこ

とで検出したピークパワーと、スペース出力時に検出したイレースパワーとにより、ボトムパワーを補正するようにしている。

【0012】

【発明が解決しようとする課題】

再生時のジッタ特性が良好となるような光波形とするには、記録時におけるピークパワー、イレースパワー及びボトムパワーの3点を各々最適なパワーに保つ必要がある。この点、上述のような特開平9-171631号公報に示される非パルス状態の発光を利用する技術を用いることで、ピークパワーとスペースパワーを正確に検出することができ、また、この2つのパワーよりボトムパワーを補正することもできる。

【0013】

しかしながら、特開平9-171631号公報に示される技術を図5(c)に示すようなDVD相変化系メディアに対するマルチパルス発光波形の記録ストラテジのピークパワー制御に応用しようとした場合、非パルス状態で記録した箇所は本来の発光波形とは異なるため、連続加熱により記録マークがうまく形成されず欠損箇所となってしまうという不具合がある。

【0014】

そこで、本発明は、マルチパルス発光波形の記録ストラテジを用いて記録を行う上で、検出帯域の限られたモニタ素子を使用してもピークパワー、イレースパワー及びボトムパワーを正確に制御することができ、かつ、記録マークを欠損させない記録が可能な光情報記録装置を提供することを目的とする。

【0015】

【課題を解決するための手段】

請求項1記載の発明は、所定の記録変調方式に基づいた、チャネルクロック周期 T の N 倍(N は1以上の正の整数)のデータ長からなる情報に応じてレーザ光源を所定の発光規則でパルス発光させて記録媒体上にレーザ光を照射して情報の記録を行なう光情報記録装置において、前記レーザ光源の発光パワーに対応した電流をモニタ信号として出力するモニタ素子と、前記レーザ光源に対して、バイアスレベル電流を印加するバイアスレベル電流印加手段と、前記バイアスレベル

電流にイレースレベル電流を重畳するイレースレベル電流重畳手段と、前記バイアスレベル電流にピークレベル電流を重畳するピークレベル電流重畳手段と、前記イレースレベル電流重畳手段中に設けられて、電流源切替信号により前記イレースレベル電流を複数レベルに切り替えるイレースレベル電流切替手段と、前記バイアスレベル電流印加手段中に設けられて、前記イレースレベル電流切替手段により切り替えられる各イレースレベル電流の発光レベルを個別に取得するサンプルホールド手段と、演算手段と、を備え、前記イレースレベル電流切替手段により切り替えられた各イレースレベル電流をバイアスレベル電流に重畳させた印加電流に基づいて前記レーザ光源を発光させたときの各レーザ光の発光パワーを前記モニタ素子によりモニタして対応する前記サンプルホールド手段を用いて検出し、検出された各発光パワーとその各発光パワーを生じさせた各印加電流とに基づいて前記演算手段により前記レーザ光源の微分効率を算出し、算出された微分効率に基づいて記録時における前記バイアスレベル電流又は前記ピークレベル電流を決定するようにしたことを特徴とする。

【 0 0 1 6 】

従って、例えば通常記録時の A P C 動作と微分効率算出時のシーケンス動作とで個別にイレースレベルの発光レベルを取得することができるため、マルチパルス発光波形の記録ストラテジを用いて記録を行う上で、検出帯域の限られたモニタ素子を使用しても正確にピークパワー、イレースパワー及びボトムパワーを正確に制御することができる上に、非パルス状態にする必要がないため、記録マークを欠損させない記録が可能となる。

【 0 0 1 7 】

請求項 2 記載の発明は、請求項 1 記載の光情報記録装置において、前記サンプルホールド手段のうち少なくとも 1 つのサンプルホールド手段は、通常記録動作中の発光パワーが一定となるように前記モニタ素子を含む負帰還ループで構成されたオートパワー制御回路の一部として動作することを特徴とする。

【 0 0 1 8 】

従って、オートパワー制御回路を用いる通常記録時の A P C 動作と微分効率算出時のシーケンス動作とで個別にイレースレベルの発光レベルを取得することが

できるため、マルチパルス発光波形の記録ストラテジを用いて記録を行う上で、検出帯域の限られたモニタ素子を使用しても正確にピークパワー、イレースパワー及びボトムパワーを正確に制御することができる上に、非パルス状態にする必要がないため、記録マークを欠損させない記録が可能となる。

【 0 0 1 9 】

請求項 3 記載の発明は、請求項 1 又は 2 記載の光情報記録装置において、前記各サンプルホールド手段は、前記電流源切替信号に対応してそのサンプル／ホールド動作のイネーブル／ディスエーブルが制御されることを特徴とする。

【 0 0 2 0 】

従って、例えば微分効率算出時のシーケンス動作に通常記録時 A P C 動作用のサンプルホールド値を適正レベルに保持しておくことができる。

【 0 0 2 1 】

請求項 4 記載の発明は、請求項 1 ないし 3 の何れかーに記載の光情報記録装置において、前記サンプルホールド手段のうち前記電流源切替信号により選択されたサンプルホールド手段は、記録データとして所定長以上のイレース情報が出力された時にアクティブになるイレースレベルサンプル信号に応じてサンプル／ホールドし、前記サンプルホールド手段のうち選択されていない残りのサンプルホールド手段はホールド状態を維持するようにしたことを特徴とする。

【 0 0 2 2 】

従って、例えば微分効率算出時のシーケンス動作に通常記録時 A P C 動作用のサンプルホールド値を適正レベルに保持しておくことができ、再び通常の A P C 動作に復帰した時に速やかに通常記録動作を行わせることができる。

【 0 0 2 3 】

請求項 5 記載の発明は、請求項 1 ないし 4 の何れかーに記載の光情報記録装置において、前記電流源切替信号の動作タイミングは、前記イレースレベルサンプル信号のサンプル開始タイミング直前及びホールド開始タイミング直後であることを特徴とする。

【 0 0 2 4 】

従って、所定長以上のイレース情報が短い間隔で発生した場合でも正確に通常

の A P C 動作とデジタルサンプル動作とを切り替えることができる。

【 0 0 2 5 】

請求項 6 記載の発明は、請求項 1 ないし 5 の何れかーに記載の光情報記録装置において、前記サンプルホールド手段のうち、特定のサンプルホールド手段が連続して前記イレースレベルサンプル信号に対してホールド状態とならないように動作させるようにしたことを特徴とする。

【 0 0 2 6 】

従って、特定のサンプルホールド手段が長期間ホールド状態になっているとドループの影響により通常の A P C 動作が不安定になってしまう可能性があるが、連続してホールド状態とならないように動作させることにより、ドループの影響により通常の A P C 動作が不安定になるのを防ぐことができる。

【 0 0 2 7 】

請求項 7 記載の発明は、請求項 2 ないし 6 の何れかーに記載の光情報記録装置において、前記オートパワー制御回路の一部として動作する前記サンプルホールド手段以外の前記サンプルホールド手段で取得した発光パワーをデジタル化して出力する A / D コンバータを備えることを特徴とする。

【 0 0 2 8 】

従って、演算手段による微分効率の算出を C P U などによりデジタル的に処理させることができる。

【 0 0 2 9 】

請求項 8 記載の発明は、請求項 7 記載の光情報記録装置において、前記オートパワー制御回路の一部として動作する前記サンプルホールド手段以外の前記サンプルホールド手段によるサンプル動作を数回繰り返し行わせ、各々前記 A / D コンバータによりデジタル化されたデジタル値の平均値を用いて前記演算手段により前記微分効率を算出させるようにしたことを特徴とする。

【 0 0 3 0 】

従って、A / D コンバータの出力はノイズ等の影響で設定分解能以上の検出誤差を有しているが、サンプル動作を繰り返して行わせ、デジタル値を平均化することで検出誤差をキャンセルさせることができる。

【 0 0 3 1 】

【発明の実施の形態】

本発明の一実施の形態を図 1 ないし図 1 1 に基づいて説明する。本実施の形態では、DVDフォーマットのコードデータを、相変化メディア（例えば、相変化ディスク）に記録（オーバーライト）する光情報記録装置への適用例を示し、データ変調方式（記録変調方式）として 8 - 1 6 変調コードを用いてマークエッジ（PWM：Pulse Width Modulation）記録を行うものとする。本実施の形態では、このようなメディアと記録データとを用いて、記録に際して所定の発光規則によりレーザ光源としての半導体レーザをマルチパルス発光させてマーク／スペースを記録するものである。

【 0 0 3 2 】

図 1 にこのような記録再生可能な光情報記録装置の基本的な全体構成例を示す。本実施の形態の光情報記録装置 1 においては、スピンドルモータ（図示せず）により回転駆動される例えば DVD - RW による記録媒体 2 に対して再生動作又は記録動作のために照射するレーザ光を発するレーザ光源としての半導体レーザ（LD）3 が設けられている。この半導体レーザ 3 から発せられたレーザ光はコリメータレンズ 4 により平行光束に変換された後、偏光ビームスプリッタ 5、 $\lambda/4$ 板 6 及び対物レンズ 7 を経て記録媒体 2 上に集光照射される。記録媒体 2 から反射された戻り光は再び対物レンズ 7 及び $\lambda/4$ 板 6 を経て偏光方向が 90° 回転されて再び偏光ビームスプリッタ 5 に入射することにより、入射光と分離されるように反射されて、検出レンズ 8 により受光領域が 4 分割された分割受光素子（PD）9 に入射して受光される。この分割受光素子 9 により受光された各分割領域の受光信号は情報信号となる RF 信号、フォーカシング用のサーボ信号 F_o 及びトラッキング用のサーボ信号 T_r の基となるもので、RF 信号は RF 信号復調回路 10 に入力されて再生信号としての再生データの出力に供される。一方、フォーカシング用のサーボ信号 F_o 及びトラッキング用のサーボ信号 T_r は、F_o/T_r サーボ制御装置 11 に入力されて対物レンズ 7 に対するフォーカシング／トラッキング用のアクチュエータ 12 のサーボ制御に供され、記録媒体 2 に対するレーザ光が合焦状態で正しくトラック上をトラッキングするように制御さ

れる。

【0033】

一方、RF信号復調回路10からの再生データを取り込むとともに、各種の演算処理及び制御処理を実行し演算手段として機能するCPU13が設けられている。このCPU13には再生データや記録データ、その他の信号の授受を行うホスト14が接続されている。このCPU13には制御信号や記録データに基づき半導体レーザ3の発光パワーや発光状態等を制御するLDパワー制御装置15が接続されている。また、半導体レーザ3から出射されて偏光ビームスプリッタ5によりその一部が反射されて分岐されたモニタ光を集光レンズ16を介して受光しその発光パワーに対応した電流をモニタ信号としてCPU13に出力するモニタ素子としての前方フォトディテクタ(PD)17が設けられている。

【0034】

このような基本的な構成において、本実施の形態では、LDパワー制御装置15は、例えば図2に示すように構成されている。まず、半導体レーザ3を実際に駆動させるための駆動電流を流すLD駆動装置18が設けられている。ここに、情報記録時は、図4(c)に示すようなマルチパルス発光波形でマークを形成するためのピークパワー P_p /バイアスパワー(ボトムパワー) P_b 、スペースを形成するためのイレースパワー P_e の3種類の記録パワーが必要となる。このため、LD駆動装置18の前段側にはその駆動電流をCPU13に基づき各々制御するバイアスレベル電流駆動装置(バイアスレベル電流印加手段)19、イレースレベル電流駆動装置(イレースレベル電流駆動手段)20、ピークレベル電流駆動装置(ピークレベル電流駆動手段)21が設けられている。

【0035】

バイアスレベル電流駆動装置19は後述するような回路構成により、LD駆動装置18に対してバイアスレベル駆動電流信号を出力する。イレースレベル電流駆動装置20は後述するような回路構成によりLD駆動装置18に対してバイアスレベル電流に重畳すべきイレースレベル重畳電流信号を出力する。ピークレベル電流駆動装置21は具体的にはD/Aコンバータ構成であり、CPU13によりデジタル的に設定されたLD駆動電流情報に基づきアナログ信号であるピーク

レベル重畳電流信号をLD駆動装置18に対して出力する。

【0036】

また、フォトディテクタ17から出力されるパワーモニタ電流を電圧信号に変換するI/V変換回路22が設けられ、この電圧信号はパワーモニタ信号としてバイアスレベル電流駆動装置19に入力されている。

【0037】

ここで、バイアスレベル電流駆動装置19の構成例を図3に基づいて説明する。このバイアスレベル電流駆動装置19はパワーモニタ信号が入力される2系統に分岐されたアンプ23、24が設けられている。これらのアンプ23、24の出力側にはアナログスイッチ25、26を介して各々サンプルホールド回路（サンプルホールド手段）27、28が別個に設けられている。アンプ23、アナログスイッチ25及びサンプルホールド回路27は、通常記録動作を行なう場合に用いられてバイアス電流を制御する負帰還ループにより構成されたAPC回路29の一部を構成している。このAPC回路29はこれらのサンプルホールド回路27等とともに、CPU13からD/Aコンバータ30を介して入力される目標発光パワーに相当する目標電圧値の反転アンプ31による反転値とサンプルホールド回路27の出力電圧との加算信号を基準電圧V_{ref}と比較する積分回路構成の電流制御アンプ32と、この電流制御アンプ32からの出力電圧値に基づき実際に半導体レーザ3に供給する駆動電流値を設定しその駆動電流を半導体レーザ3に供給するLD駆動装置18とフォトディテクタ17とI/V変換回路22とにより構成されている。

【0038】

一方、アンプ24、アナログスイッチ26及びサンプルホールド回路28は、本実施の形態で特に設けられて後述する微分効率算出シーケンス用のものであり、このサンプルホールド回路28の出力はA/Dコンバータ33によりデジタル化してCPU13にデジタルイレースパワー信号として出力される。

【0039】

アナログスイッチ25、26はCPU13からのイレースレベル切替信号（電流源切替信号）とイレースレベルサンプル信号とに基づき各々AND回路34、

35により開閉制御される。通常記録動作時であれば、イレースレベル切替信号が“L”レベルであり、アナログスイッチ25側はAND回路34を介して、イレースレベルサンプル信号が“H”レベルであればオンし（サンプル動作＝エーブル状態）、イレースレベルサンプル信号が“L”レベルであればオフ（ホールド状態＝ディスエーブル状態）となるが、アナログスイッチ26側はAND回路35を介して常にオフ（ホールド状態＝ディスエーブル状態）となる。逆に、後述する微分効率算出シーケンスにおいて、イレースレベル切替信号が“H”レベルになった場合には、アナログスイッチ26側はAND回路35を介して、イレースレベルサンプル信号がHレベルであればオン（サンプル動作＝エーブル状態）する状態を取り得る。

【0040】

また、イレースレベル電流駆動装置20は、図4に示すようにイレースレベル電流切替手段としての2つのD/Aコンバータ36、37とスイッチ38とにより構成されている。イレースレベル切替信号に基づきスイッチ38により選択されたD/Aコンバータ36、37よりLD駆動装置18に対してイレースレベル重畳電流が出力される。一方のD/Aコンバータ36はCPU13からの通常イレースレベル制御信号によりイレースレベルが通常イレースレベル P_e となるように設定され、通常のイレースレベル発光を行っている場合はイレースレベル切替信号によりスイッチ38はL側に設定されている。他方のD/Aコンバータ37はCPU13からの微分効率 η イレースレベル制御信号によりイレースレベルが後述する所定のイレースレベルとなるように設定され、イレースレベル切替信号によりスイッチ38がHレベル側に切り替えられた場合に設定されている。

【0041】

このような構成において、まず、記録時における通常のAPC動作について説明する。CPU13から出力されるイレースレベル制御信号（通常又は η 算出時）／ピークレベル制御信号によりイレースレベル電流駆動装置20、ピークレベル電流駆動装置21の出力電流が各々設定される。ピークレベル電流駆動装置21は、CPU13によりデジタル的に設定されたLD駆動電流情報を基にアナログ信号であるピークレベル重畳電流信号をLD駆動装置18に出力する。イレース

スレベル電流駆動装置20は、イレースレベル重畳電流をLD駆動装置18に出力する。バイアスレベル電流駆動装置19はバイアスレベル駆動電流信号をLD駆動装置18に出力する。

【0042】

LD駆動装置18では、バイアスレベル駆動電流信号、イレースレベル重畳電流信号、ピークレベル重畳電流信号に応じてバイアスパワー（ボトムパワー） P_b ／イレースパワー P_e ／ピークパワー P_w の駆動電流量を決定する。

【0043】

また、CPU13は、記録する情報を周期Tのチャンネルクロックに応じて図5（b）に示すような8－16変調信号に変換し、さらに図5（c）に示すようなマルチパルス発光波形を生成し、その波形に応じてイレースパワーイネーブル信号及びピークパワーイネーブル信号をLD駆動装置18に供給する。LD駆動装置18ではこれらのイレースパワーイネーブル信号及びピークパワーイネーブル信号が“H”レベルのときに対応する各レベルの重畳電流信号をバイアスレベル駆動電流信号に適宜重畳して半導体レーザ3に駆動電流を供給する。

【0044】

具体的には、図6（b）（c）に示すように、イレースレベルで発光する場合は、イレースパワーイネーブル信号が“H”レベルになり、LD駆動装置18はバイアスレベル駆動電流信号にイレースレベル重畳電流信号を重畳して半導体レーザ3の駆動電流とする。ピークレベルで発光する場合は、ピークパワーイネーブル信号を“H”レベルとし、LD駆動装置18はバイアスレベル駆動電流信号にピークレベル重畳電流信号を重畳して半導体レーザ3の駆動電流とする。

【0045】

LD駆動装置18より半導体レーザ3に駆動電流が供給されると、半導体レーザ3からレーザが出射されて記録媒体2を照射し、情報の記録を行なう。その際、出射光の一部がフォトディテクタ17に入射され、発光パワーに比例したパワーモニタ電流がI/V変換回路22に出力される。I/V変換回路22により電流－電圧変換されたパワーモニタ信号を利用することで、APCを行なうことができる。

【0046】

バイアスレベル電流駆動装置19に出力されたパワーモニタ信号は、分岐されてアンプ23, 24に出力され、各々増幅されてサンプルホールド回路27, 28でサンプル/ホールドされる。通常記録動作時は、イレースレベル切替信号は“L”レベルとなっており、AND回路35により η 算出時用のサンプルホールド回路28側は常にホールド状態（ディスエーブル状態）となっている。

【0047】

そこで、通常記録動作時は、パワーモニタ信号はロングスペースデータ出力時（例えば、10T以上の連続スペースデータ）にCPU13から出力されるイレースレベルサンプル信号が“H”→“L”の期間で、アナログスイッチ25のオン・オフに伴い通常記録時用のサンプルホールド回路27によりサンプル/ホールドされ、電流制御アンプ32に出力される。

【0048】

一方、CPU13から出力される目標パワー値信号は、D/Aコンバータ30によりアナログ化された後、反転アンプ31により基準値電圧（Vref）を基準に反転され、サンプルホールド回路27の出力と加算されて電流制御アンプ32の反転端子に出力される。

【0049】

この電流制御アンプ32は、前述したように具体的には積分回路であり、出力信号はバイアスレベル駆動電流信号としてLD駆動装置18に出力されて、APC帰還ループを構成する。電流制御アンプ32は、サンプルホールド回路27の出力と反転アンプ31の出力との加算信号が基準電圧Vrefと等しくなるように（即ち、サンプルホールド回路27の出力と目標パワー値信号とが等しくなるように）出力信号を制御する。

【0050】

このようにして、ロングスペースデータをサンプルホールド回路27によりサンプル/ホールドすることでバイアスレベルの駆動電流を制御している。図7には、半導体レーザ3のLD駆動電流—LD発光パワー特性を示している。イレースレベル重畳電流 ΔI_e 、ピークレベル重畳電流 $\Delta I_e + \Delta I_p$ はCPU13に

より制御された一定の電流が重畳されているが、イレースレベルの変動に応じてバイアスレベル電流 I_b を変化させているので、イレースレベルは常にアナログ的にパワー制御されている。イレースレベル重畳電流とピークレベル重畳電流は、レーザの微分効率 η とイレースレベルとより求めることができる。

【0051】

即ち、微分効率 η は、図7に示すような半導体レーザのLD駆動電流-LD発光パワー特性の傾き $\Delta P / \Delta I$ として定義される。ボトムパワー P_b / イレースパワー P_e / ピークパワー P_p に対応する半導体レーザ3の駆動電流を各々 I_b , I_e , I_p とすると、ボトムパワー P_b / ピークパワー P_p は各々次のような関係になる。

$$P_b = P_e - \eta (I_e - I_b) = P_e - \eta \cdot \Delta I_e$$

$$P_p = P_e + \eta (I_p - I_e) = P_e + \eta \cdot \Delta I_p$$

【0052】

上記式より、イレースレベル重畳電流 ΔI_e 、ピークレベル重畳電流 $\Delta I_e + \Delta I_p$ は次のように求めることができる。

$$\Delta I_e = (P_e - P_b) / \eta$$

$$\Delta I_e + \Delta I_p = (P_p - P_e) / \eta$$

【0053】

このような通常記録時のAPC動作を行う時間間隔は、後述する微分効率算出シーケンス動作の時間間隔に比べて比較的短い間隔とする。例えば、10T以上のロングスペースデータが出力されたときにイレースレベルをサンプリングするようにする。

【0054】

このように、ロングスペースデータ出力時にサンプリングしたイレースレベルと予め求めてある微分効率 η とを元にボトムレベル/ピークレベルのパワーを算出することで低帯域の回路構成でも各レベルのパワー補正を行うことができる。

【0055】

しかし、このような通常のAPC動作だけであると、図8に示すように記録動作中に微分効率 η が変動してしまうと、バイアスレベル電流 I_b 、ピークレベル

重畳電流 I_p の算出に誤差が生じ、ボトムパワー／ピークパワーの補正が正確に行えなくなる。記録動作中に微分効率 η を再算出する方法として、前述した特開平 9 - 1 7 1 6 3 1 号公報に示されるように、非パルス状態としたイレースレベル／ピークレベルの 2 点でパワーをサンプルする手法があるが、この方式だと非パルス状態となったマーク部分のデータが欠損となってしまう。

【 0 0 5 6 】

この点、本実施の形態では、通常記録時の APC 動作とは別個の系統として、微分効率算出シーケンスを用い、イレースレベルを適宜複数レベルに切り替えられるような構成とし、複数のイレースレベルでのパワーを個別のサンプルホールド回路 2 7, 2 8 でサンプル／ホールドして微分効率 η を算出するものである。

【 0 0 5 7 】

以下、本実施の形態による微分効率算出シーケンスについて説明する。

前述したように、イレースレベル電流駆動装置 2 0 は 2 つの D/A コンバータ 3 6, 3 7 とスイッチ 3 8 とにより構成されており、スイッチ 3 8 により選択された方の D/A コンバータ 3 6 又は 3 7 からイレースレベル重畳電流が LD 駆動装置 1 8 に出力される。

【 0 0 5 8 】

D/A コンバータ 3 6 は通常イレースレベル制御信号により、イレースレベルが通常イレースレベル P_e となるように設定され、通常のイレースレベル発光を行っている場合はイレースレベル切替信号によりスイッチ 3 8 は L 側に設定されている。

【 0 0 5 9 】

ここで、CPU 1 3 では、通常記録時の APC 動作の間隔よりも低頻度で微分効率算出シーケンスを始動させる（頻度は、半導体レーザ 3 の微分効率 η の時間的変動によって決まり、実験的に予め求めておくものとする）。

【 0 0 6 0 】

CPU 1 3 は、まず、 η 算出時イレースレベル制御信号により、半導体レーザ 3 が $P_e + \alpha$ のレベルで発光するようにイレースレベル電流駆動装置 2 0 中の D/A コンバータ 3 7 を設定しておく（図 9 中の状態遷移 (1) → (2)、図 1 0

参照)。このシーケンス状態で、記録情報として10T以上のロングスペースデータが出力される際に、CPU13はイレースレベル切替信号を“H”レベルにしてイレースレベルの重畳電流がD/Aコンバータ37出力となるようにスイッチ38を切り替える。すると、半導体レーザ3が $P_{e+\alpha}$ のレベルで発光する。

【0061】

このとき、バイアスレベル電流駆動装置19側では以下のような動作を行う。まず、サンプルホールド回路28はイレースレベル切替信号が“H”レベルでイレースレベルサンプル信号が“H”レベルになるとアナログスイッチ26がオンしてサンプル状態となり、 $P_{e+\alpha}$ となっているイレースレベルをサンプルする。サンプルホールド回路28の出力はA/Dコンバータ33に出力され（デジタルサンプル）、デジタルイレースパワー信号としてCPU13に出力される。この期間、他方のサンプルホールド回路27はAND回路34の出力が“L”レベルとなっておりアナログスイッチ25がオフしているのでホールド状態となっており、再び通常のAPC動作に復帰した時に速やかに通常記録動作を行うことができる。

【0062】

そして、CPU13は図9中に示すような状態遷移（2）と状態遷移（3）とを数回（例えば、8回）繰り返し、 P_e レベルでの発光による通常のAPC動作と $P_{e+\alpha}$ での発光によるデジタルサンプル動作とを交互に行い、CPU13は8回取得した $P_{e+\alpha}$ の検出値を平均して微分効率 η の算出に用いる。一般的にA/Dコンバータ33の出力はノイズ等の影響で設定分解能以上の検出誤差を有しているが、繰り返し動作を行い、平均化することで誤差をキャンセルさせることができる。また、サンプルホールド回路27が長期間ホールド状態になっているとドループの影響により通常のAPC動作が不安定になる可能性があるが、本実施の形態では、通常のAPC動作とデジタルサンプル動作とを交互に行っているため、このような不具合を回避できる。

【0063】

また、イレースレベル切替信号はイレースレベルサンプル信号が“H”レベル（サンプル状態）になる直前に“H”レベルとなり、イレースレベルサンプル信

号が“L”レベル（ホールド状態）となった直後に“L”レベルとなるように切替のタイミング制御することで、ロングスペースデータが短い間隔で発生した場合でも正確に通常のAPC動作とデジタルサンプル動作とを切り替えることができる。

【0064】

このような第一段階の動作が終了すると、CPU13は半導体レーザ3が今度は $P_{e-\alpha}$ のレベルで発光するようにD/Aコンバータ37を設定する（図9中の状態遷移（4）→（5）、図10参照）。このシーケンス状態で、記録情報として10T以上のロングスペースデータが出力される際に、CPU13はイレースレベル切替信号を“H”レベルにしてイレースレベルの重畳電流がD/Aコンバータ37出力となるようにスイッチ38を切り替える。すると、半導体レーザ3が $P_{e-\alpha}$ のレベルで発光する。そして、 $P_{e+\alpha}$ レベルの出力時と同様に、この $P_{e-\alpha}$ レベルのパワーがサンプルされてCPU13に出力される。CPU13は図9中に示すような状態遷移（5）と状態遷移（6）とを数回（例えば、8回）繰り返し、 P_e レベルでの発光による通常のAPC動作と $P_{e-\alpha}$ での発光によるデジタルサンプル動作とを交互に行い、CPU13は8回取得した $P_{e-\alpha}$ のデジタル検出値を平均して微分効率 η の算出に用いる。

【0065】

即ち、演算手段として機能するCPU13は、取得した2レベルのパワー（ $P_{e+\alpha}$ 、 $P_{e-\alpha}$ ）と、各々の半導体レーザ3のLD駆動電流 $I_{e'}$ 、 $I_{e''}$ を元に、下記の式で微分効率 η を算出する（図11参照）。

$$\begin{aligned}\eta &= \{ (P_{e+\alpha}) - (P_{e-\alpha}) \} / (I_{e''} - I_{e'}) \\ &= 2\alpha / (I_{e''} - I_{e'})\end{aligned}$$

【0066】

なお、本実施の形態では、通常記録動作用サンプルホールド回路（27に相当）及びデジタルサンプル用サンプルホールド回路（28に相当）を一つずつ用いた回路構成で説明したが、各々の系統のサンプルホールド回路を各々複数具備するような構成でももちろんよい。

【0067】

【発明の効果】

請求項 1 記載の発明によれば、電流源切替信号によりイレースレベル電流を複数レベルに切り替えるイレースレベル電流切替手段とともに、バイアスレベル電流印加手段中に設けられてイレースレベル電流切替手段により切り替えられる各イレースレベル電流の発光レベルを個別に取得するサンプルホールド手段とを備え、イレースレベル電流切替手段により切り替えられた各イレースレベル電流をバイアスレベル電流に重畳させた印加電流に基づいてレーザ光源を発光させたときの各レーザ光の発光パワーをモニタ素子によりモニタして対応するサンプルホールド手段を用いて検出し、検出された各発光パワーとその各発光パワーを生じさせた各印加電流とに基づいて演算手段によりレーザ光源の微分効率を算出し、算出された微分効率に基づいて記録時におけるピークレベル電流又はバイアスレベル電流を決定するようにしたので、例えば通常記録時の A P C 動作と微分効率算出時のシーケンス動作とで個別にイレースレベルの発光レベルを取得することができるため、マルチパルス発光波形の記録ストラテジを用いて記録を行う上で、検出帯域の限られたモニタ素子を使用しても正確にピークパワー、イレースパワー及びボトムパワーを正確に制御することができる上に、非パルス状態にする必要がないため、記録マークを欠損させない記録を行わせることができる。

【0068】

請求項 2 記載の発明によれば、請求項 1 記載の光情報記録装置において、前記サンプルホールド手段のうち少なくとも 1 つのサンプルホールド手段は、通常記録動作中の発光パワーが一定となるようにモニタ素子を含む負帰還ループで構成されたオートパワー制御回路の一部として動作するので、オートパワー制御回路を用いる通常記録時の A P C 動作と微分効率算出時のシーケンス動作とで個別にイレースレベルの発光レベルを取得することができるため、マルチパルス発光波形の記録ストラテジを用いて記録を行う上で、検出帯域の限られたモニタ素子を使用しても正確にピークパワー、イレースパワー及びボトムパワーを正確に制御することができる上に、非パルス状態にする必要がないため、記録マークを欠損させない記録を行わせることができる。

【0069】

請求項 3 記載の発明によれば、請求項 1 又は 2 記載の光情報記録装置において、各サンプルホールド手段は、電流源切替信号に対応してそのサンプル／ホールド動作のイネーブル／ディスエーブルが制御されるので、例えば微分効率算出時のシーケンス動作に通常記録時 A P C 動作のサンプルホールド値を適正レベルに保持しておくことができる。

【 0 0 7 0 】

請求項 4 記載の発明によれば、請求項 1 ないし 3 の何れかに記載の光情報記録装置において、前記サンプルホールド手段のうち電流源切替信号により選択されたサンプルホールド手段は、記録データとして所定長以上のイレース情報が出力された時にアクティブになるイレースレベルサンプル信号に応じてサンプル／ホールドし、サンプルホールド手段のうち選択されていない残りのサンプルホールド手段はホールド状態を維持するようにしたので、例えば微分効率算出時のシーケンス動作に通常記録時 A P C 動作のサンプルホールド値を適正レベルに保持しておくことができ、再び通常の A P C 動作に復帰した時に速やかに通常記録動作を行わせることができる。

【 0 0 7 1 】

請求項 5 記載の発明によれば、請求項 1 ないし 4 の何れかに記載の光情報記録装置において、電流源切替信号の動作タイミングは、イレースレベルサンプル信号のサンプル開始タイミング直前及びホールド開始タイミング直後としたので、所定長以上のイレース情報が短い間隔で発生した場合でも正確に通常の A P C 動作とデジタルサンプル動作とを切り替えることができる。

【 0 0 7 2 】

請求項 6 記載の発明によれば、請求項 1 ないし 5 の何れかに記載の光情報記録装置において、サンプルホールド手段のうち、特定のサンプルホールド手段が連続してイレースレベルサンプル信号に対してホールド状態とならないように動作させるようにしたので、特定のサンプルホールド手段が長期間ホールド状態になっているとドループの影響により通常の A P C 動作が不安定になってしまう可能性があるが、連続してホールド状態とならないように動作させることにより、ドループの影響により通常の A P C 動作が不安定になるのを防ぐことができる。

【 0 0 7 3 】

請求項 7 記載の発明によれば、請求項 2 ないし 6 の何れか一に記載の光情報記録装置において、オートパワー制御回路の一部として動作するサンプルホールド手段以外のサンプルホールド手段で取得した発光パワーをデジタル化して出力する A/D コンバータを備えるので、演算手段による微分効率の算出を CPU などによりデジタル的に処理させることができる。

【 0 0 7 4 】

請求項 8 記載の発明によれば、請求項 7 記載の光情報記録装置において、オートパワー制御回路の一部として動作するサンプルホールド手段以外のサンプルホールド手段によるサンプル動作を数回繰り返し行わせ、各々 A/D コンバータによりデジタル化されたデジタル値の平均値を用いて微分効率を算出させるようにしたので、A/D コンバータの出力はノイズ等の影響で設定分解能以上の検出誤差を有しているが、サンプル動作を繰り返して行わせ、デジタル値を平均化することで検出誤差をキャンセルさせることができる。

【図面の簡単な説明】

【図 1】

本発明の一実施の形態を示す光情報記録装置の基本的な全体構成例を示すブロック的正面図である。

【図 2】

その LD パワー制御装置等の構成例を示すブロック図である。

【図 3】

そのバイアスレベル電流駆動装置の構成例を示すブロック図である。

【図 4】

そのイレースレベル電流駆動装置の構成例を示すブロック図である。

【図 5】

記録変調方式及びマルチパルス発光波形例を示す波形図である。

【図 6】

通常の APC 動作を示すタイムチャートである。

【図 7】

半導体レーザの駆動電流－発光パワー特性図である。

【図 8】

微分効率 η の変動の様子を示す駆動電流－発光パワー特性図である。

【図 9】

デジタルサンプル動作例を示すタイムチャートである。

【図 1 0】

そのイレースレベル切替の様子を示すタイムチャートである。

【図 1 1】

微分効率 η の算出のための駆動電流－発光パワー特性図である。

【図 1 2】

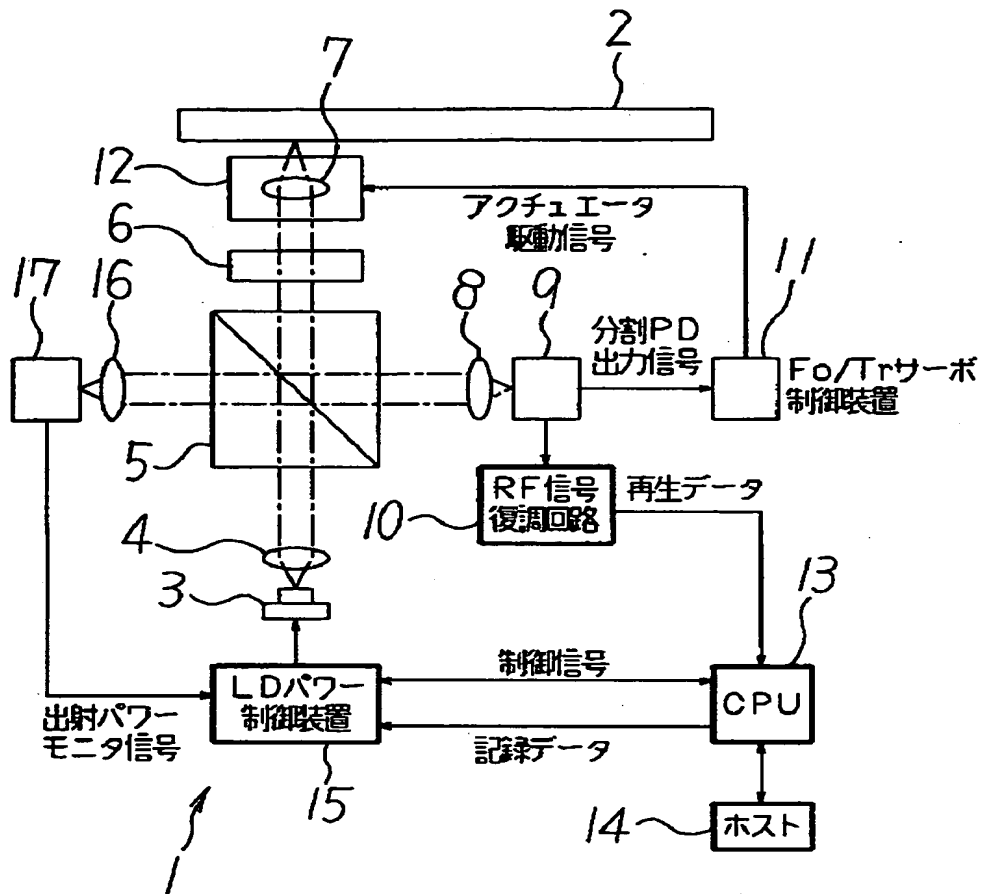
C D - R の場合の単パルス発光波形例を示す波形図である。

【符号の説明】

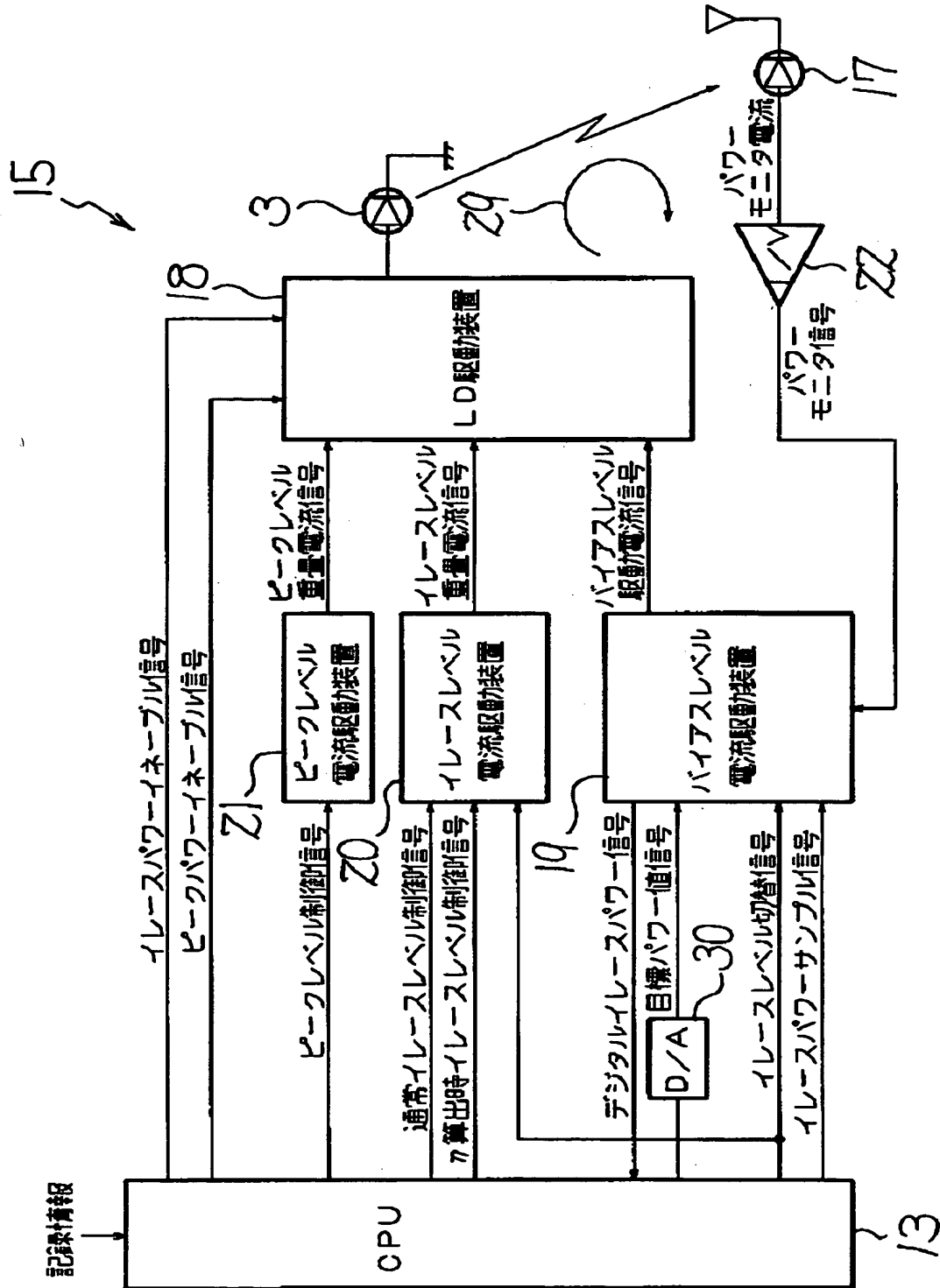
- 2 記録媒体
- 3 レーザ光源
- 1 3 演算手段
- 1 7 モニタ素子
- 1 9 バイアスレベル電流駆動手段
- 2 0 イレースレベル電流駆動装置
- 2 1 ピークレベル電流駆動装置
- 2 7, 2 8 サンプルホールド手段
- 2 9 オートパワー制御回路
- 3 3 A / D コンバータ
- 3 6, 3 7 イレースレベル電流切替手段

【書類名】 図面

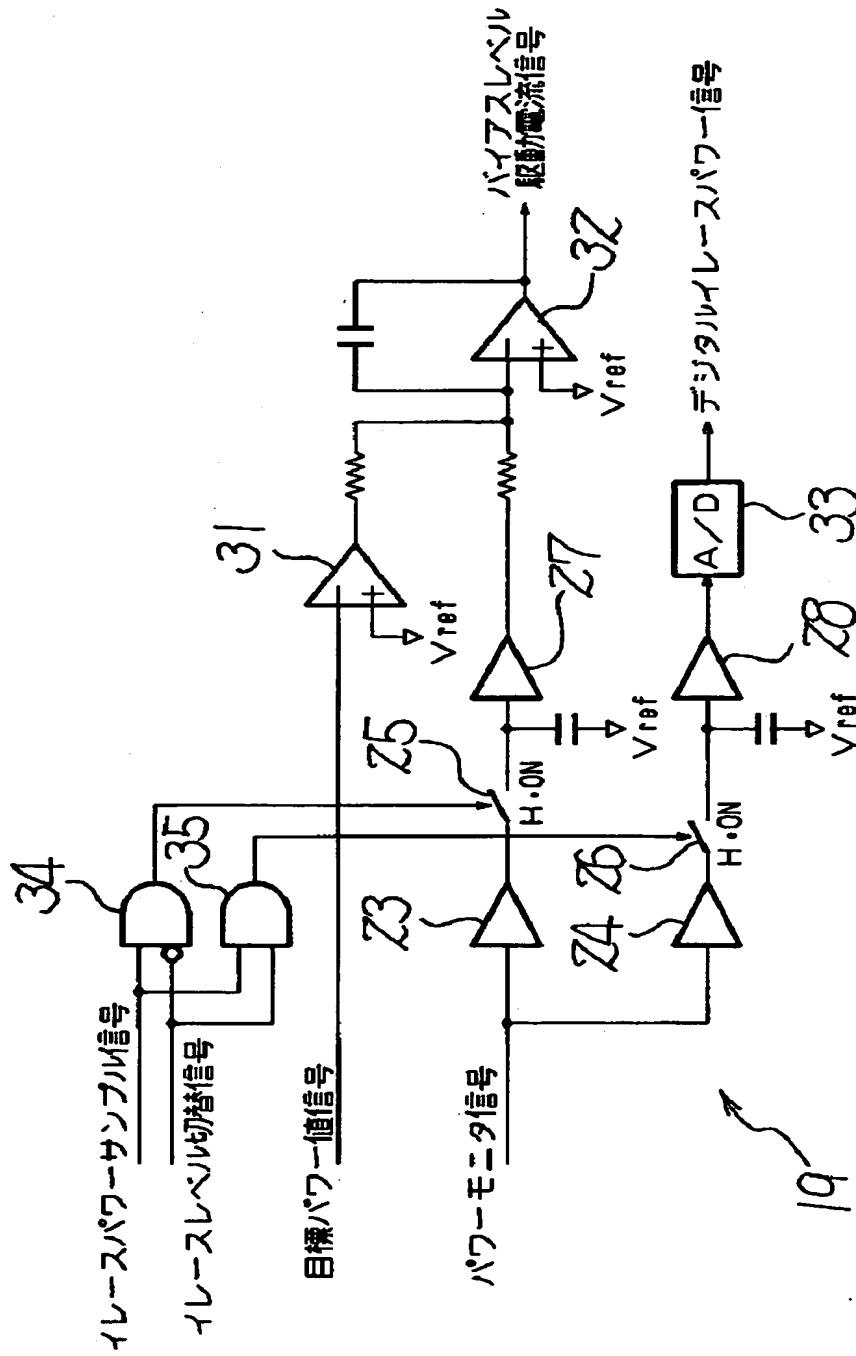
【図 1】



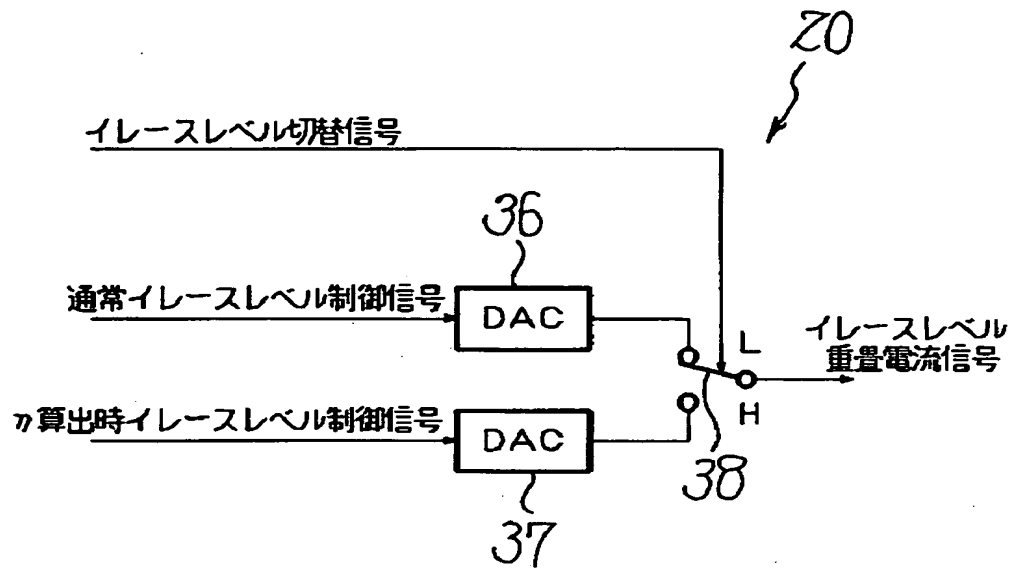
【図2】



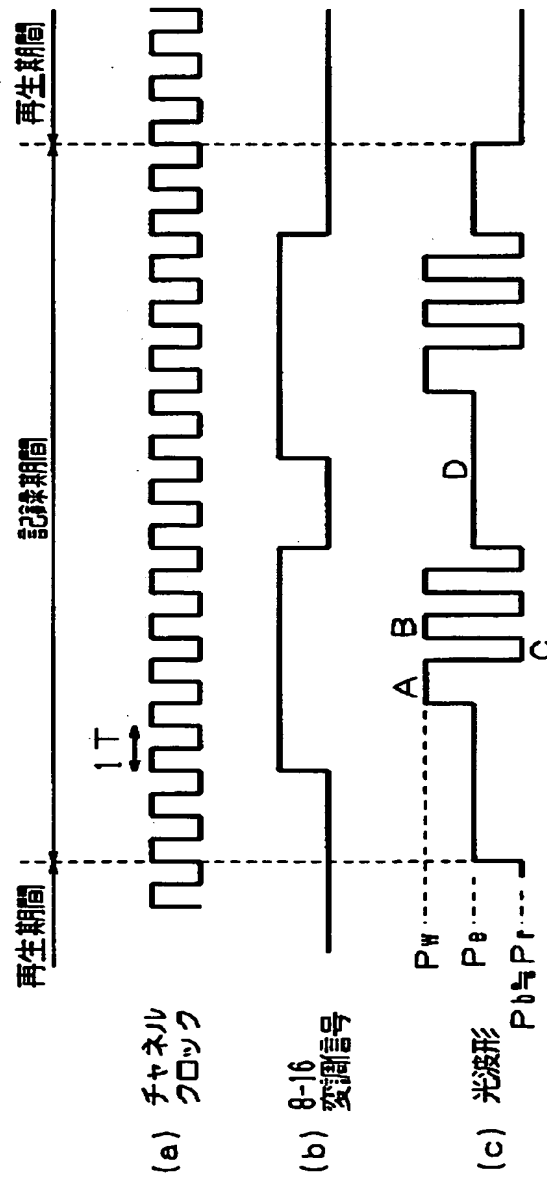
【図 3】



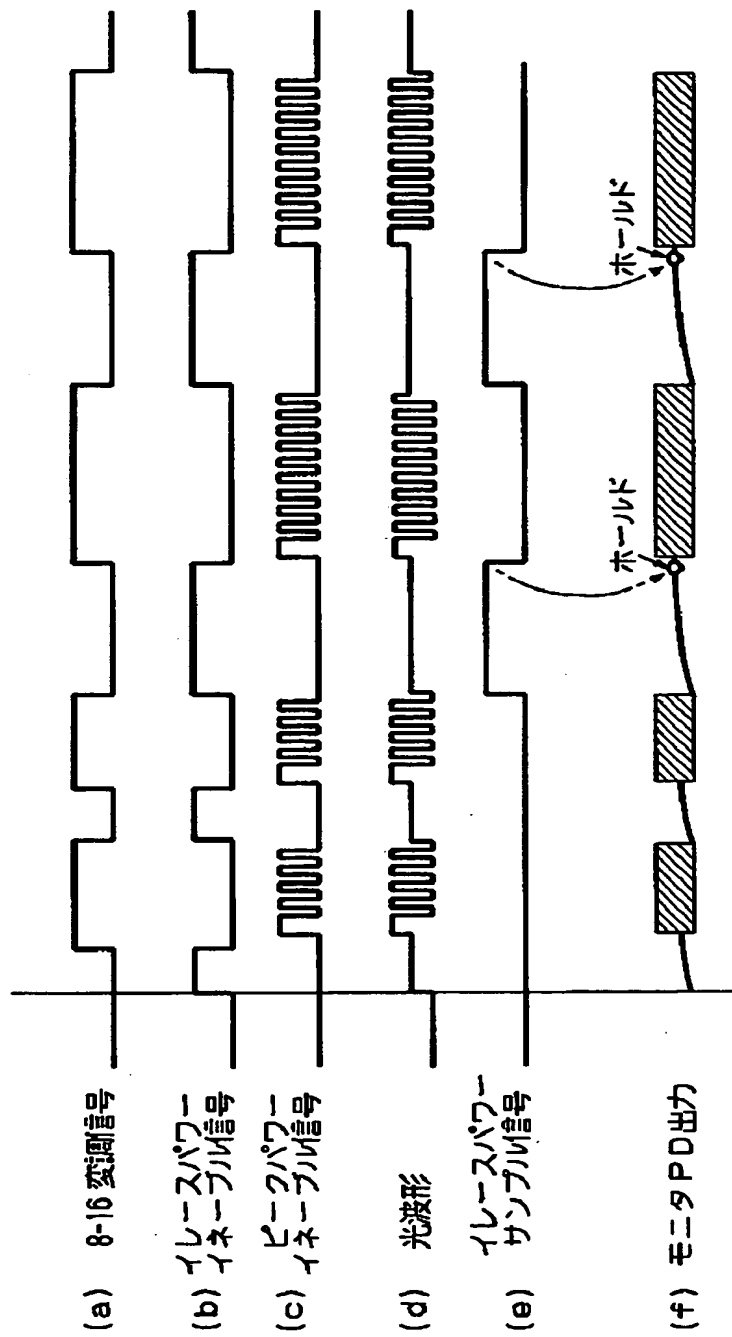
【図4】



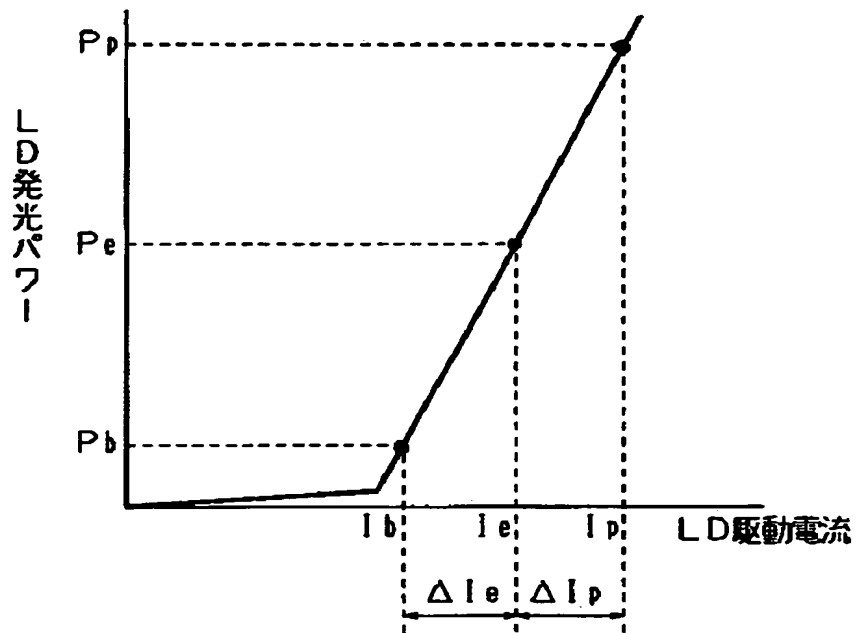
【図5】



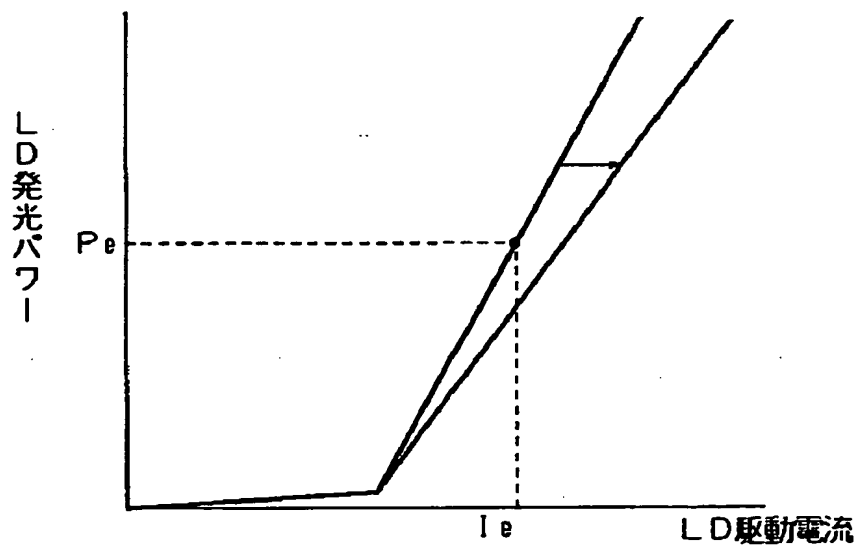
【図6】



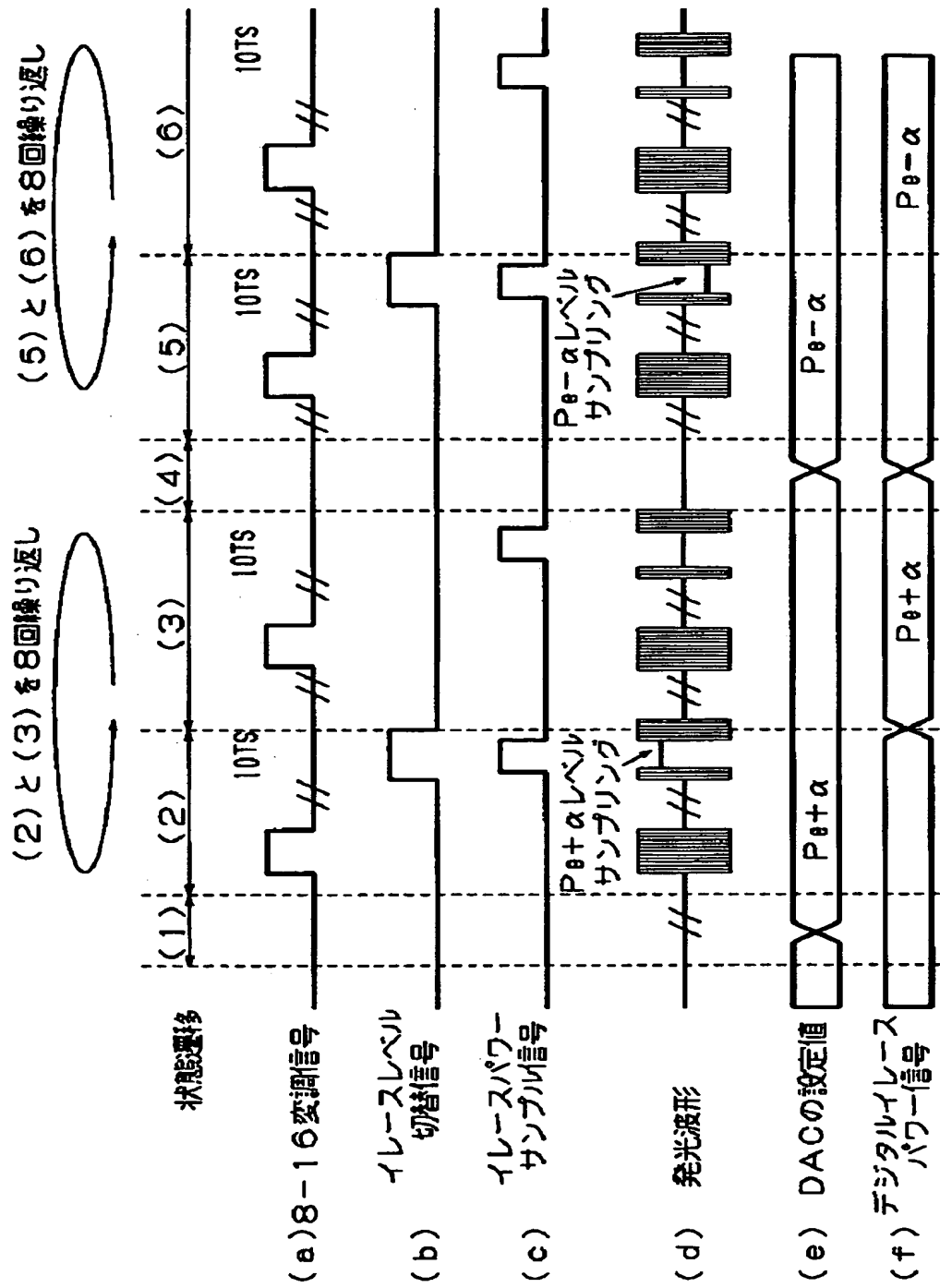
【図7】



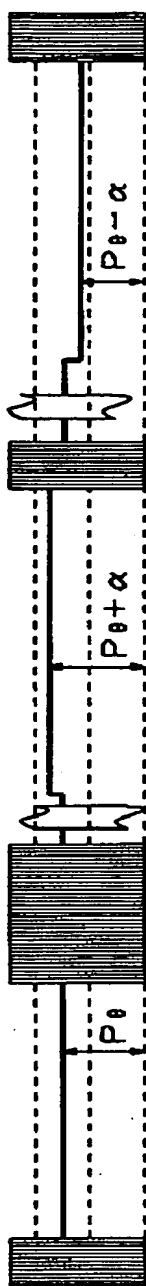
【図8】



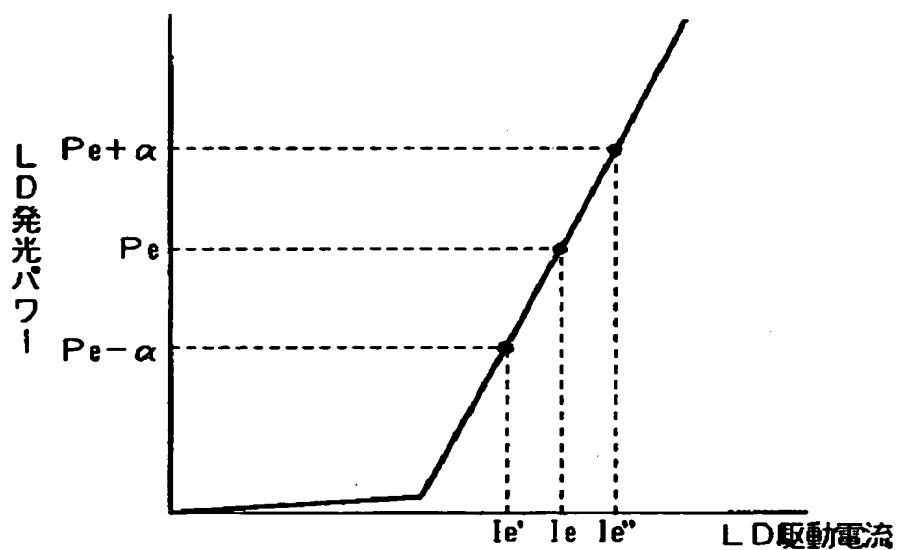
【図9】



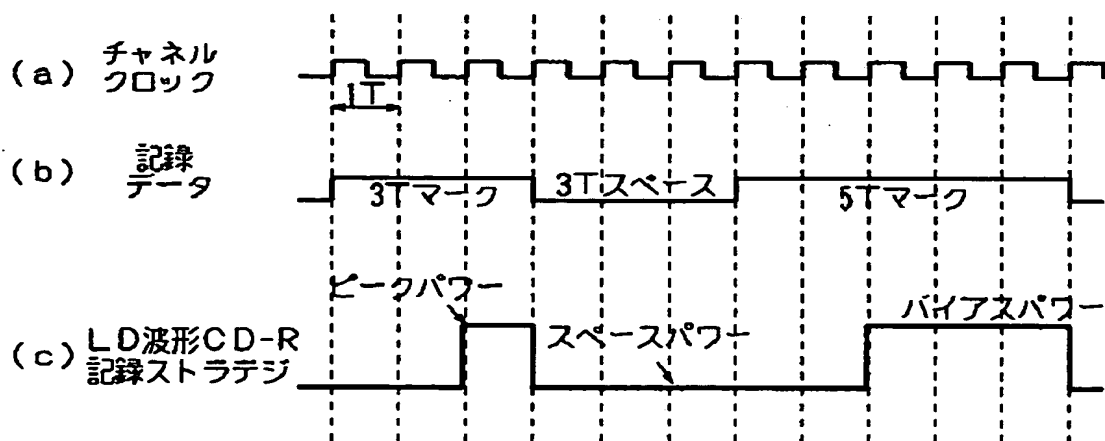
【図10】



【図11】



【図12】



【書類名】 要約書

【要約】

【課題】 マルチパルス発光波形の記録ストラテジを用いて記録を行う上で、検出帯域の限られたモニタ素子を使用しても3レベルのパワーを正確に制御でき、かつ、記録マークを欠損させない記録が可能な光情報記録装置を提供する。

【解決手段】 電流源切替信号によりイレースレベル電流を複数レベルに切り替えるイレースレベル電流切替手段とともに、バイアスレベル電流印加手段19中にイレースレベル電流切替手段により切り替えられる各イレースレベル電流の発光レベルを個別に取得するサンプルホールド手段27、28を備え、通常記録時のAPC動作であればサンプルホールド手段27側を用いてイレースレベルをサンプル／ホールドし、通常のAPC動作の間隔よりも低頻度な微分効率算出用シーケンスでは、サンプルホールド手段28側を用いてイレースレベルをサンプル／ホールドすることで、個別にイレースレベルの発光レベルを取得できるようにした。

【選択図】 図3

出 願 人 履 歴 情 報

識別番号 [000006747]

1. 変更年月日	1990年 8月24日
[変更理由]	新規登録
住 所	東京都大田区中馬込1丁目3番6号
氏 名	株式会社リコー